

大華技術學院

機電工程研究所

碩士論文

使用最少零件所做的多輸出

DC/DC 轉換器

A multiple output DC/DC converter
with the least components

研究生：張勝緯

指導教授：劉志生博士

中華民國一百年六月

使用最少零件所做的多輸出 DC/DC 轉換器
A multiple output DC/DC converter with the least
components

研 究 生：張勝緯

Student :

指 導 教 授：劉志生 博士

Advisor :

大華技術學院

機電工程研究所

碩士論文

A Thesis
Submitted to Institute of Mechatronic Engineering
Ta Hwa Institute of Technology
in partial Fulfillment of the Requirements
for the Degree of
Master of Science
in
Mechatronic Engineering
June 2011
Hsinchu, Taiwan, Republic of China.

中 華 民 國 一 百 年 六 月